**Pengembangan Sistem Informasi**

**[JURUSAN]**

**[Nama Proyek]**

**Desain Arsitektur Perangkat Lunak**

**Versi [nomor]**

Sekolah Tinggi Manajemen Informatika

& Teknik Komputer Surabaya

[Bulan] [Tahun]

**Sejarah Revisi Dokumen**

|  |  |  |  |
| --- | --- | --- | --- |
| **Tanggal** | **Ver** | **Deskripsi** | **Penulis** |
| [dd-Mon-yyyy] | [no] | [keterangan tentang dokumen pada versi ini] | [Penulis] |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |

**Halaman Pengesahan**

**[NAMA PROYEK]**

Proyek ini dikerjakan sebagai bagian dari Proyek Mata Kuliah Pengembangan Sistem Informasi.

Disusunoleh:

1. Nama : [NamamahasiswaPSI]

NIM : [NIM]

1. Nama : [NamamahasiswaPSI]

NIM : [NIM]

1. Nama : [NamamahasiswaPSI]

NIM : [NIM]

Surabaya, [Bulan] [tahun]

Menyetujui,

( )

Dosen PSI

Daftar Isi

[1. Perkenalan 5](#_Toc286581249)

[1.1. Tujuan 5](#_Toc286581250)

[1.2. Ruang Lingkup 5](#_Toc286581251)

[1.3. Definisi, akronim, dan singkatan 5](#_Toc286581252)

[1.4. Referensi 5](#_Toc286581253)

[1.5. Gambaran 5](#_Toc286581254)

[2. Tujuan dan batasan arsitektural 5](#_Toc286581255)

[3. Gambaran umum arsitektur sistem 5](#_Toc286581256)

[4. Dekomposisi modul 6](#_Toc286581257)

[4.1. Modul[namamodul/proses 1] 6](#_Toc286581258)

[4.2. Modul[namamodul/proses 2] 6](#_Toc286581259)

[5. Desain arsitektur basis data 6](#_Toc286581260)

[5.1. Tabel[namatabel 1] 6](#_Toc286581261)

[5.2. Tabel[namatabel 2] 6](#_Toc286581262)

[6. Desain input/output 6](#_Toc286581263)

[6.1. Desain Input 6](#_Toc286581264)

[6.1.1. Input [nama input 1] 6](#_Toc286581265)

[6.1.2. Input [nama input 2] 6](#_Toc286581266)

[6.2. Desain Output 6](#_Toc286581267)

[6.2.1. Output [nama output 1] 6](#_Toc286581268)

[6.2.2. Output [nama output 2] 7](#_Toc286581269)

**Desain Arsitektur Perangkat Lunak**

# Perkenalan

[Pengenalan Arsitektur Software seharusnya menyediakan gambaran besar dari dokumen, meliputi tujuan, ruang lingkup, definisi, akronim, singkatan, referensi, dan gambaran umum dari dokumen ini.]

## Tujuan

[Spesifikasi tujuan dari dokumen ini.]

## Ruang Lingkup

[Deskripsi singkat tentang ruang lingkup dokumen; proyek yang berkaitan dengan dokumen ini dan segala hal yang dipengaruhi oleh dokumen ini.]

## Definisi, akronim, dan singkatan

[Menyediakandefinisi, akronim, dan singkatan yang dipakai dalam dokumen ini.Informasi ini dapat mereferensi dokumen glossary.]

## Referensi

[Menyediakan daftar lengkap semua dokumen yang direferensi oleh dokumen ini. Setiap dokumen seharusnya diidentifikasikan oleh judul, nomor, tanggal, dan organisasi yang mempublish.]

## Gambaran

[Mendeskripsikan isi dokumen ini dan bagaimana dokumen ini diorganisir]

# Tujuan dan batasan arsitektural

[Mendeskripsikan kebutuhan software dan obyektifitas yang berpengaruh secara signifikan pada arsitektur, seperti keamanan, penggunaan produk off-the-shelf, portabilitas, distribusi, dan penggunaan kembali.]

# Gambaran umum arsitektur sistem

[Untuk sistem terstruktur, bagian ini menggambarkan *context diagram* dan *data flow diagram* (DFD) level 0.]

# Dekomposisi modul

[Bagian ini mendekomposisikan DFD level 0 yang digambarkan pada bagian 3 yang digambarkan langsung pada bagian 4.1 dan seterusnya.]

## Modul[nama modul/proses 1]

[Penggambaran dan deskripsi dekomposisi dari DFD level 0. Dekomposisi disarankan sampai dengan level terdetil sesuai dengan proses-proses yang ada dalam *system flow* (SKPL).]

## Modul[nama modul/proses 2]

[…]

# Desain arsitektur basis data

[Menggambarkan kebutuhan basis data. Notasi yang dipakai adalah *entity relationship diagram* (ERD) baik dalam bentuk *contextual* (CDM) dan bentuk fisik (PDM).]

## Tabel[nama tabel 1]

[Mendeskripsikan fungsi-fungsi dari tabel 1 dan berbagai keterangan yang ada didalamnya.]

## Tabel[nama tabel 2]

[…]

# Desain input/output

[Menggambarkan dan mendeskripsikan kebutuhan input/output.]

## Desain Input

[Mendeskripsikan desain input yang langsung dituliskan pada bagian 6.1.1 dan seterusnya.]

## Input [nama input 1]

## Input [nama input 2]

## Desain Output

[[Mendeskripsikan desain output yang langsung dituliskan pada bagian 6.2.1 dan seterusnya.].]

## Output [nama output 1]

## Output [nama output 2]