**Pemrograman Basis Data**

**[JURUSAN]**

**[NamaProyek]**

**Desain Arsitektur Perangkat Lunak**

**Versi [nomor]**

Sekolah Tinggi Manajemen Informatika

& Teknik Komputer Surabaya

[Bulan] [Tahun]

**Sejarah Revisi Dokumen**

|  |  |  |  |
| --- | --- | --- | --- |
| **Tanggal** | **Ver** | **Deskripsi** | **Penulis** |
| [dd-Mon-yyyy] | [no] | [keterangantentangdokumenpadaversiini] | [Penulis] |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |

**Halaman Pengesahan**

**[NAMA PROYEK]**

Proyek ini dikerjakan sebagai bagian dari Proyek Mata Kuliah Pemrograman Sistem Informasi.

Disusunoleh:

1. Nama : [NamamahasiswaPSI]

NIM : [NIM]

1. Nama : [NamamahasiswaPSI]

NIM : [NIM]

1. Nama : [NamamahasiswaPSI]

NIM : [NIM]

Surabaya, [Bulan] [tahun]

Menyetujui,

( )

Dosen PSI

Daftar Isi

[1. Perkenalan 5](#_Toc286581249)

[1.1. Tujuan 5](#_Toc286581250)

[1.2. Ruang Lingkup 5](#_Toc286581251)

[1.3. Definisi, akronim, dan singkatan 5](#_Toc286581252)

[1.4. Referensi 5](#_Toc286581253)

[1.5. Gambaran 5](#_Toc286581254)

[2. Tujuan dan batasan arsitektural 5](#_Toc286581255)

[3. Gambaran umum arsitektur sistem 5](#_Toc286581256)

[4. Dekomposisi modul 6](#_Toc286581257)

[4.1. Modul[namamodul/proses 1] 6](#_Toc286581258)

[4.2. Modul[namamodul/proses 2] 6](#_Toc286581259)

[5. Desain arsitektur basis data 6](#_Toc286581260)

[5.1. Tabel[namatabel 1] 6](#_Toc286581261)

[5.2. Tabel[namatabel 2] 6](#_Toc286581262)

[6. Desain input/output 6](#_Toc286581263)

[6.1. Desain Input 6](#_Toc286581264)

[6.1.1. Input [nama input 1] 6](#_Toc286581265)

[6.1.2. Input [nama input 2] 6](#_Toc286581266)

[6.2. Desain Output 6](#_Toc286581267)

[6.2.1. Output [nama output 1] 6](#_Toc286581268)

[6.2.2. Output [nama output 2] 7](#_Toc286581269)

**Desain Arsitektur Perangkat Lunak**

# Perkenalan

[PengenalanArsitekturSoftware seharusnyamenyediakangambaranbesardaridokumen, meliputitujuan, ruanglingkup, definisi, akronim, singkatan, referensi, dangambaranumumdaridokumenini.]

## Tujuan

[Spesifikasitujuandaridokumenini.]

## Ruang Lingkup

[Deskripsisingkattentangruanglingkupdokumen; proyek yang berkaitandengandokumeninidansegalahal yang dipengaruhiolehdokumenini.]

## Definisi, akronim, dan singkatan

[Menyediakandefinisi, akronim, dansingkatan yang dipakaidalamdokumenini.Informasiinidapatmereferensidokumen glossary.]

## Referensi

[Menyediakandaftarlengkapsemuadokumen yang direferensiolehdokumenini.Setiapdokumenseharusnyadiidentifikasikanolehjudul, nomor, tanggal,danorganisasi yang mempublish.]

## Gambaran

[Mendeskripsikanisidokumeninidanbagaimanadokumeninidiorganisir]

# Tujuan dan batasan arsitektural

[Mendeskripsikankebutuhansoftware danobyektifitas yang berpengaruhsecarasignifikanpadaarsitektur, sepertikeamanan, penggunaanproduk off-the-shelf, portabilitas, distribusi, danpenggunaankembali.]

# Gambaran umum arsitektur sistem

[Untuksistemterstruktur, bagianinimenggambarkan*context diagram*dan*data flow diagram* (DFD) level 0.]

# Dekomposisi modul

[Bagianinimendekomposisikan DFD level 0 yang digambarkanpadabagian 3 yangdigambarkanlangsungpadabagian 4.1 danseterusnya.]

## Modul[namamodul/proses 1]

[Penggambarandandeskripsidekomposisidari DFD level 0. Dekomposisidisarankansampaidengan level terdetilsesuaidengan proses-proses yang adadalam*system flow* (SKPL).]

## Modul[namamodul/proses 2]

[…]

# Desain arsitektur basis data

[Menggambarkankebutuhan basis data. Notasi yang dipakaiadalah*entity relationship diagram* (ERD) baikdalambentuk*contextual* (CDM)danbentukfisik (PDM).]

## Tabel[namatabel 1]

[Mendeskripsikanfungsi-fungsidaritabel 1 danberbagaiketerangan yang adadidalamnya.]

## Tabel[namatabel 2]

[…]

# Desain input/output

[Menggambarkandanmendeskripsikankebutuhan input/output.]

## Desain Input

[Mendeskripsikandesain input yang langsungdituliskanpadabagian 6.1.1 danseterusnya.]

## Input [nama input 1]

## Input [nama input 2]

## Desain Output

[[Mendeskripsikandesain output yang langsungdituliskanpadabagian 6.2.1 danseterusnya.].]

## Output [nama output 1]

## Output [nama output 2]